

## A



C

E

1

Title <b><i>BASE DSP TIMING PCB</i></b>		<i>OCIW</i> <i>813 Santa Barbara Street</i> <i>Pasadena, CA 91101</i> <i>www.ociw.edu</i>
Revision: 3.1	Date: 1/11/2011	
Sheet 1 of 3	File: G:\pcb\base\dsp_v3.1\dspA.SchDoc	